



(43) 國際公開日  
2005 年 5 月 12 日 (12.05.2005)

**PCT**

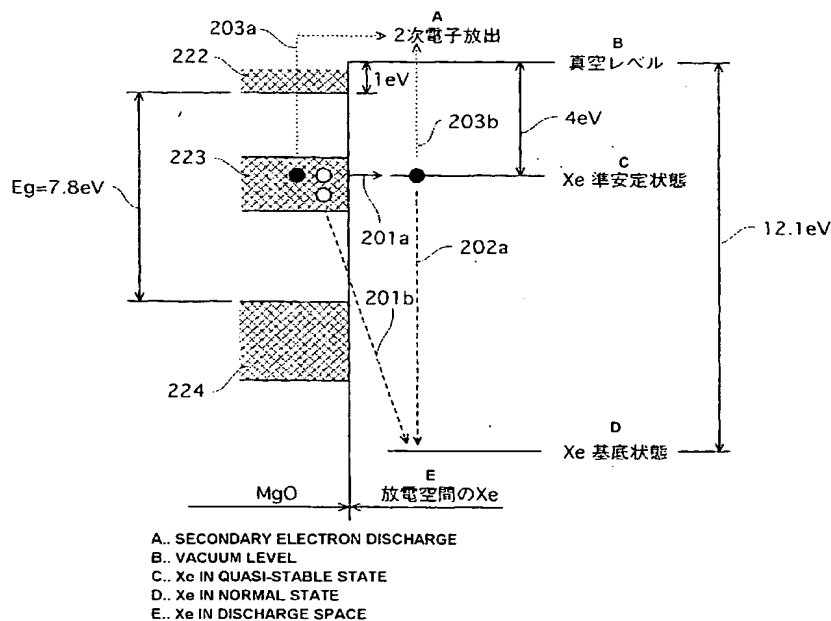
(10) 国際公開番号  
**WO 2005/043578 A1**

- |                             |  |                                   |   |
|-----------------------------|--|-----------------------------------|---|
| (51) 国際特許分類:                | H01J 11/02   | (72) 発明者; および                     |   |
| (21) 国際出願番号:                | PCT/JP2004/016113  | (75) 発明者/出願人 (米国についてのみ):          | 西谷幹彦 (NISHITANI, Mikihiko). 寺内正治 (TERAUCHI, Masaharu). 森田幸弘 (MORITA, Yukihiro). 山本伸一 (YAMAMOTO, Shinichi). 北川雅俊 (KITAGAWA, Masatoshi).  |
| (22) 国際出願日:                 | 2004 年 10 月 29 日 (29.10.2004)  | (74) 代理人:                         | 中島 司朗 (NAKAJIMA, Shiro); 〒5310072 大阪府大阪市北区豊崎三丁目 2-1 淀川 5 番館 6 F Osaka (JP).   |
| (25) 国際出願の言語:               | 日本語  | (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): | AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, |
| (26) 国際公開の言語:               | 日本語  |                                   |   |
| (30) 優先権データ:                |  |                                   |   |
| 特願 2003-370382              | 2003 年 10 月 30 日 (30.10.2003) JP   |                                   |   |
| (71) 出願人 (米国を除く全ての指定国について): | 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1006 番地 Osaka (JP). |                                   |   |

[続葉有]

- (54) Title:** PLASMA DISPLAY PANEL

- (54) 発明の名称: プラズマディスプレイパネル



- (57) Abstract:** There is provided a plasma display panel having a discharge cell in which a dielectric layer covering the electrode is covered with a protection layer, which faces a discharge space filled with a discharge gas. The discharge gas includes at least one of Xe and Kr. The protection layer has an electron level band including an electron of energy level having a depth within 4 eV from at least the vacuum level and formed in the forbidden band in the energy band.

- (57) 要約: 本発明のプラズマディスプレイパネルは、放電セルにおいて、電極を覆っている誘電体層が保護層で覆われており、当該保護層が放電ガスで満たされた放電空間に臨んでいるプラズマディスプレイパネルであって、前記放電ガスは、Xe

[続葉有]

WO 2005/043578 A1



LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE,

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

及びK<sub>r</sub>の少なくとも一方を含み、前記保護層は、エネルギーバンドにおける禁制帯内に少なくとも真空準位からの深さが4 eV以内のエネルギーレベルの電子を含む電子準位帯が形成されていることを特徴とする。